



Sistema Integral de Información Académica
Coordinación de Planeación, Evaluación y
Simplificación de la Gestión Institucional
Reporte individual



JULIO CESAR TINOCO MAGAÑA

Datos Generales

Nombre: JULIO CESAR TINOCO MAGAÑA

Máximo nivel de estudios:

Antigüedad académica en la UNAM: 4 años

Nombramientos

Último: PROFESOR DE CARRERA ASOCIADO C TC No
Definitivo
Facultad de Ingeniería
Desde 01-05-2010 hasta 15-03-2013

Estímulos, programas, premios y reconocimientos

SNI I 2015 - 2023

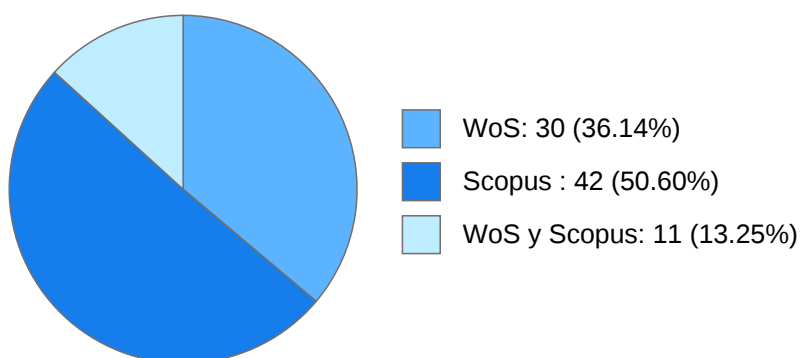
SNI I 2011 - 2013

PRIDE C 2009 - 2013

JULIO CESAR TINOCO MAGAÑA

DOCUMENTOS EN REVISTAS

Histórico de Documentos



#	Título	Autores	Revista	Año
1	Analysis of optical and electrical properties in CZTSSe thin film solar cells through the 2d theoretical modeling	JULIO CESAR TINOCO MAGAÑA Zuñiga I. Conde J. et al.	Materials Today Communications	2024
2	Influence of PVP molecular weight on TiO2 structures prepared by the electrospinning and sol-gel method	JOSE REYES GASGA JULIO CESAR TINOCO MAGAÑA Avalos-Grajales J. et al.	JOURNAL OF MATERIALS SCIENCE-MATERIALS IN ELECTRONICS	2024
3	Gadolinium-based micro and nanophosphors: A comparative study of properties and synthesis methods	JULIO CESAR TINOCO MAGAÑA Gutiérrez Franco A. Meza Rocha A.N. et al.	JOURNAL OF NANOPHOTONICS	2022
4	Impact of the Semiconductor Defect Density on Solution-Processed Flexible Schottky Barrier Diodes	JULIO CESAR TINOCO MAGAÑA ANDREA GUADALUPE MARTINEZ LOPEZ Hernandez S.A. et al.	MICROMACHINES	2022
5	Silicon based coplanar capacitive device for liquid sensor applications	ANDREA GUADALUPE MARTINEZ LOPEZ JULIO CESAR TINOCO MAGAÑA Guzmán-Caballero D.E. et al.	SENSORS	2021
6	Flexible capacitor characterisation using algebraic parameter identification approach	JULIO CESAR TINOCO MAGAÑA Martínez-Lopez A.G. Portillo-Vélez R.D.J. et al.	IET SCIENCE MEASUREMENT & TECHNOLOGY	2021

JULIO CESAR TINOCO MAGAÑA

7	DC and 28 GHz Reliability of a SOI FET Technology	JULIO CESAR TINOCO MAGAÑA Gutierrez-D. E.A. Mendez-V. J. et al.	IEEE Journal of the Electron Devices Society	2020
8	Fabrication of Schottky barrier diodes based on ZnO for flexible electronics	JULIO CESAR TINOCO MAGAÑA ANDREA GUADALUPE MARTINEZ LOPEZ Hernández S.A. et al.	JOURNAL OF MATERIALS SCIENCE-MATERIALS IN ELECTRONICS	2020
9	Features of the Nonlinear Harmonic Distortion in AOSTFTs	JULIO CESAR TINOCO MAGAÑA Hernandez-Barrios Y. Cerdeira A. et al.	IEEE TRANSACTIONS ON ELECTRON DEVICES	2019
10	Extrinsic gate capacitance compact model for UTBB MOSFETs	JULIO CESAR TINOCO MAGAÑA Martinez-Lopez A.G. Lezama G. et al.	SEMICONDUCTOR SCIENCE AND TECHNOLOGY	2018
11	A compact drain current model for thin-film transistor under bias stress condition	JULIO CESAR TINOCO MAGAÑA Garcia R. Mejia I. et al.	IEEE TRANSACTIONS ON ELECTRON DEVICES	2018
12	Electrical characterization of schottky diodes based on inkjet-printed TiO ₂ films	ANDREA GUADALUPE MARTINEZ LOPEZ JULIO CESAR TINOCO MAGAÑA Padron-Hernandez W.Y. et al.	IEEE ELECTRON DEVICE LETTERS	2018
13	Characterization of MIS structures and thin film transistors using RF-sputtered HfO ₂ /HIZO layers	JULIO CESAR TINOCO MAGAÑA Hernandez I. Pons-Flores C.A. et al.	MICROELECTRON RELIAB	2017
14	Physicochemical properties of polycaprolactone/collagen/elastin nanofibers fabricated by electrospinning	JULIO CESAR TINOCO MAGAÑA Aguirre-Chagala Y.E. Altuzar V. et al.	MATERIALS SCIENCE & ENGINEERING C-MATERIALS FOR BIOLOGICAL APPLICATIONS	2017
15	Crystalline-like temperature dependence of the electrical characteristics in amorphous Indium-Gallium-Zinc-Oxide thin film transistors	MIRNA ROSA ESTRADA YAÑEZ JULIO CESAR TINOCO MAGAÑA Hernandez-Barrios, Y. et al.	SOLID-STATE ELECTRONICS	2017
16	Parasitic Gate Resistance Impact on Triple-Gate FinFET CMOS Inverter	JULIO CESAR TINOCO MAGAÑA ANDREA GUADALUPE MARTINEZ LOPEZ Solis Avila E. et al.	IEEE TRANSACTIONS ON ELECTRON DEVICES	2016

JULIO CESAR TINOCO MAGAÑA

17	Modelling and extraction procedure for gate insulator and fringing gate capacitance components of an MIS structure	JULIO CESAR TINOCO MAGAÑA Martinez-Lopez, A.G. Lezama, G. et al.	SEMICONDUCTOR SCIENCE AND TECHNOLOGY	2016
18	RF modeling of 40-nm SOI triple-gate FinFET	JULIO CESAR TINOCO MAGAÑA Martinez-Lopez A.G. Cerdeira A. et al.	INTERNATIONAL JOURNAL OF NUMERICAL MODELLING-ELECTRONIC NETWORKS DEVICES AND FIELDS	2015
19	Characterization of HfO ₂ on Hafnium-Indium-Zinc Oxide HIZO layer metal-insulator-semiconductor structures deposited by RF sputtering	JULIO CESAR TINOCO MAGAÑA Hernandez I. Estrada M. et al.	Sbmicro 2015 - 30th Symposium On Microelectronics Technology And Devices	2015
20	Alternativas actuales del manejo de lixiviados	JULIO CESAR TINOCO MAGAÑA Martinez-Lopez A.G. Padrón-Hernández W. et al.	Avances en Quimica	2014
21	Temperature dependence of the electrical characteristics of low-temperature processed zinc oxide thin film transistors	JULIO CESAR TINOCO MAGAÑA Estrada, M. Gutierrez-Heredia, G. et al.	Thin Solid Films	2014
22	SOI FinFET compact model for RF circuits simulation	JULIO CESAR TINOCO MAGAÑA Alvarado J. Salas S. et al.	2013 IEEE 13th Topical Meeting On Silicon Monolithic Integrated Circuits In Rf Systems, Sirt 2013 - Rww 2013	2013
23	Fringing gate capacitance model for triple-gate FinFET	MARIA CELIA SUSANA SALAS SEGURA JULIO CESAR TINOCO MAGAÑA Martinez-Lopez A.G. et al.	2013 IEEE 13th Topical Meeting On Silicon Monolithic Integrated Circuits In Rf Systems, Sirt 2013 - Rww 2013	2013

JULIO CESAR TINOCO MAGAÑA

24	Parasitic gate capacitance model for triple-gate finfets	JULIO CESAR TINOCO MAGAÑA Rodriguez S.S. Martinez-Lopez A.G. et al.	IEEE TRANSACTIONS ON ELECTRON DEVICES	2013
25	Impact of extrinsic capacitances on FinFet RF performance	JULIO CESAR TINOCO MAGAÑA Salas Rodriguez, Silvestre Martinez-Lopez, Andrea G. et al.	IEEE TRANSACTIONS ON MICROWAVE THEORY AND TECHNIQUES	2013
26	Charge based DC compact modeling of bulk FinFET transistor	JULIO CESAR TINOCO MAGAÑA Cerdeira, A. Garduno, I. et al.	SOLID-STATE ELECTRONICS	2013
27	Drain current model for bulk strained silicon NMOSFETs	JULIO CESAR TINOCO MAGAÑA Alvarado J. Martinez-Lopez A.G. et al.	2012 8th International Caribbean Conference On Devices, Circuits And Systems, IccdcS 2012	2012
28	Mobility degradation and transistor asymmetry impact on field effect transistor access resistances extraction	JULIO CESAR TINOCO MAGAÑA Martinez-Lopez, A. G. Raskin, J-P	SOLID-STATE ELECTRONICS	2011
29	New RF extrinsic resistances extraction procedure for deep-submicron MOS transistors	JULIO CESAR TINOCO MAGAÑA Raskin J.-P.	INTERNATIONAL JOURNAL OF NUMERICAL MODELLING-ELE CTRONIC NETWORKS DEVICES AND FIELDS	2010
30	New RF intrinsic parameters extraction procedure for advanced MOS transistors	JULIO CESAR TINOCO MAGAÑA Martinez-Lopez A.G. Emam M. et al.	IEEE International Conference On Microelectronic Test Structures	2010
31	Non-linear analysis of n-type Schottky-Barrier MOSFETs	JULIO CESAR TINOCO MAGAÑA Urban C. Emam M. et al.	IEEE International SOI Conference	2010
32	Analysis and simulation of the post-breakdown leakage current in electrically stressed TiO ₂ /SiO ₂ gate stacks	JULIO CESAR TINOCO MAGAÑA Miranda, E. Garduno, I. et al.	Thin Solid Films	2009

JULIO CESAR TINOCO MAGAÑA

33	Threshold voltage model for bulk strained-silicon NMOSFETs	JULIO CESAR TINOCO MAGAÑA Garcia, R. Niguez, B. I. et al.	SEMICONDUCTOR SCIENCE AND TECHNOLOGY	2008
34	Conduction mechanisms of silicon oxide/titanium oxide MOS stack structures	JULIO CESAR TINOCO MAGAÑA Estrada, M. Iniguez, B. et al.	MICROELECTRON RELIABILITY	2008
35	High-temperature DC and RF behaviors of partially-depleted SOI MOSFET transistors	JULIO CESAR TINOCO MAGAÑA Emam M. Vanhoenacker-Janvier D. et al.	SOLID-STATE ELECTRONICS	2008
36	Dependence with pressure and temperature of the plasma oxidation mechanism applied to ultrathin oxides	JULIO CESAR TINOCO MAGAÑA Garduño I. Saint-Cast P. et al.	Proceedings Of The Sixth International Caribbean Conference On Devices, Circuits And Systems, IccdcS 2006 - Final	2006
37	Room temperature plasma oxidation: A new process for preparation of ultrathin layers of silicon oxide, and high dielectric constant materials	JULIO CESAR TINOCO MAGAÑA Estrada M. Baez H. et al.	Thin Solid Films	2006
38	Room Temperature Plasma Oxynitridation Process, (RTPON), to obtain ultrathin dielectric films	JULIO CESAR TINOCO MAGAÑA Estrada M.	Proceedings of the IEEE International Caracas Conference on Devices, Circuits and Systems, ICCDCS	2004
39	Electrical characterization of MOS capacitors with SiO ₂ -TiO ₂ dielectric stack made by room temperature plasma oxidation	JULIO CESAR TINOCO MAGAÑA Baez H. Estrada M.	Proceedings of the IEEE International Caracas Conference on Devices, Circuits and Systems, ICCDCS	2004

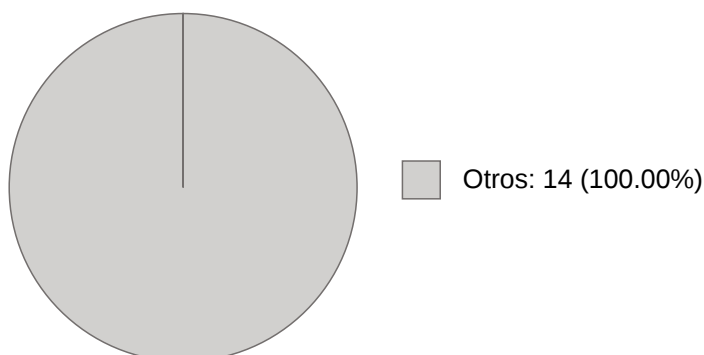
JULIO CESAR TINOCO MAGAÑA

40	Characterization of ultrathin SiO ₂ films obtained by room temperature plasma oxidation of silicon	JULIO CESAR TINOCO MAGAÑA Estrada M.	Proceedings Of The International Conference On Microelectronics	2004
41	Room Temperature Plasma Oxidation (RTPO): A new approach to obtain ultrathin layers of SiO ₂ and high K dielectrics	JULIO CESAR TINOCO MAGAÑA Estrada M. Cerdeira A.	International Conference On Solid-State And Integrated Circuits Technology Proceedings, Icsict	2004
42	Room temperature plasma oxidation mechanism to obtain ultrathin silicon oxide and titanium oxide layers	JULIO CESAR TINOCO MAGAÑA Estrada M. Romero G.	MICROELECTRON RELIAB	2003

JULIO CESAR TINOCO MAGAÑA

LIBROS Y CAPITULOS CON ISBN

Obras con registro ISBN



#	Título	Autores	Alcance	Año	ISBN
1	RF and DC degradation of a SOI FET technology	JULIO CESAR TINOCO MAGAÑA Gutierrez D.E.A. Mendez V.J. et al.	Conferenc e Paper	2019	9781728122168
2	Analysis of energy consumption due to electrical charging gadgets within educational facilities	ANDREA GUADALUPE MARTINEZ LOPEZ JULIO CESAR TINOCO MAGAÑA Vidal A. et al.	Conferenc e Paper	2019	9781728133041
3	Hafnium-Indium-Zinc oxide thin film transistors using HfO2 as gate dielectric, with both layers deposited by RF sputtering	JULIO CESAR TINOCO MAGAÑA Pons-Flores, C.A. Hernandez, I. et al.	Conferenc e Paper	2016	9781509027880
4	Extraction procedure for MOS structure fringing gate capacitance components	JULIO CESAR TINOCO MAGAÑA Martínez-López A.G. Lezama G. et al.	Conferenc e Paper	2016	0978147E12
5	Effect of the capture cross section of bulk traps in amorphous materials on the frequency dependence of the Capacitance-Voltage characteristic of MIS structures	JULIO CESAR TINOCO MAGAÑA Estrada M. Cerdeira A. et al.	Conferenc e Paper	2016	0978147E12
6	SOI FinFET compact model for RF circuits simulation	JULIO CESAR TINOCO MAGAÑA J. Alvarado S. Salas et al.	Proceedin gs Paper	2013	9781467315531

JULIO CESAR TINOCO MAGAÑA

7	Fringing Gate Capacitance Model for Triple-Gate FinFET	JULIO CESAR TINOCO MAGAÑA S. Salas A. G. Martinez-Lopez et al.	Proceedin gs Paper	2013	9781467315531
8	Impact of extrinsic capacitances on FinFETs RF performance	JULIO CESAR TINOCO MAGAÑA Alvarado J. Martinez-Lopez A.G. et al.	Conferenc e Paper	2012	9781457713163
9	Compact small-signal model for RF FinFETs	JULIO CESAR TINOCO MAGAÑA Alvarado J. Kilchytska V. et al.	Conferenc e Paper	2012	9781457711169
10	RF compact small-signal model for SOI DG-MOSFETs	JULIO CESAR TINOCO MAGAÑA Cerdeira A. Estrada M. et al.	Conferenc e Paper	2010	9781424472017
11	MuGFETs for microwave and millimeter wave applications	JULIO CESAR TINOCO MAGAÑA Raskin J.-P. Cerdeira A. et al.	Conferenc e Paper	2010	9781424457984
12	RF-extraction methods for mosfet series resistances: A fair comparison	JULIO CESAR TINOCO MAGAÑA Raskin J.-P.	Conferenc e Paper	2008	9781424419579
13	Revised RF extraction methods for deep submicron MOSFETs	JULIO CESAR TINOCO MAGAÑA Raskin J.-P.	Conferenc e Paper	2008	9782874870071
14	Equivalent electrical circuit model for the post breakdown current in SiO ₂ /TiO ₂ gate stacks	JULIO CESAR TINOCO MAGAÑA Miranda E. Garduno I. et al.	Conferenc e Paper	2007	1424408687



Sistema Integral de Información Académica
Coordinación de Planeación, Evaluación y
Simplificación de la Gestión Institucional
Reporte individual



JULIO CESAR TINOCO MAGAÑA

PARTICIPACIÓN EN PROYECTOS

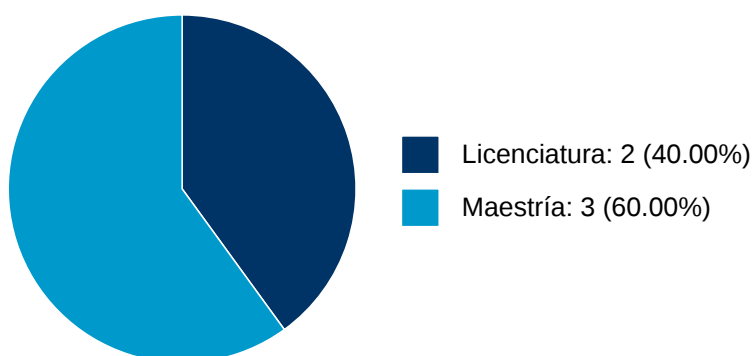
No se encuentran registros en la base de datos de SISEPRO asociados a:

JULIO CESAR TINOCO MAGAÑA

JULIO CESAR TINOCO MAGAÑA

PARTICIPACIÓN EN TESIS

Histórico de Colaboraciones en Tesis

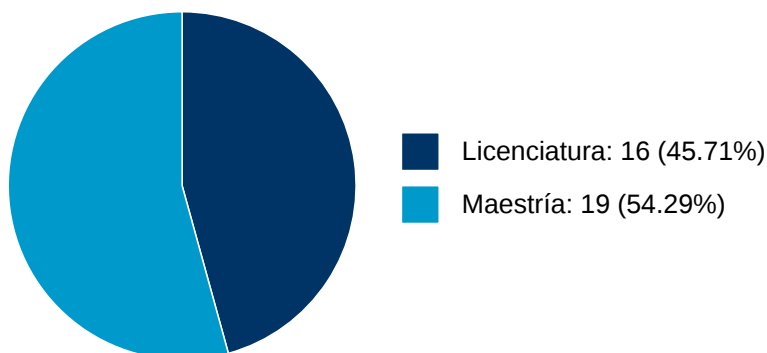


#	Título del documento	Tipo de Tesis	Sinodales	Autores	Entidad	Año
1	Validación experimental del modelo de circuito equivalente de pequeña señal para transistores FinFET de tres compuertas	Tesis de Maestría	JULIO CESAR TINOCO MAGAÑA,	Hernández Román, Mario Alberto,		2014
2	Optimización de los efectos parásitos en transistores finfet de tres compuertas para aplicaciones analógicas de muy alta frecuencia	Tesis de Maestría	JULIO CESAR TINOCO MAGAÑA,	Antonio Flores, Lorenzo,	Facultad de Ingeniería,	2013
3	Análisis de distorsión armónica en transistores SB-Mosfet	Tesis de Maestría	JULIO CESAR TINOCO MAGAÑA,	Nicolás Pablo, Aleidi,	Facultad de Ingeniería,	2012
4	Extracción del modelo de circuito equivalente de pequeña-señal de transistores FinFET	Tesis de Licenciatura	JULIO CESAR TINOCO MAGAÑA,	Antonio Flores, Lorenzo,	Facultad de Ingeniería,	2011
5	Extracción de capacitancias parásitas de transistores FinFETs de tres compuertas	Tesis de Licenciatura	JULIO CESAR TINOCO MAGAÑA,	Lucario Matías, David,	Facultad de Ingeniería,	2011

JULIO CESAR TINOCO MAGAÑA

DOCENCIA IMPARTIDA

Histórico de docencia



#	Nivel titulación	Asignatura	Entidad	Alumnos	Semestre
1	Maestría	ACTIVIDADES ACADEMICAS ORIENTADAS A LA GRADUACION	Facultad de Ingeniería	1	2013-2
2	Maestría	ACTIVIDADES ACADEMICAS ORIENTADAS A LA GRADUACION	Facultad de Ingeniería	1	2013-2
3	Maestría	ACTIVIDADES ACADEMICAS ORIENTADAS A LA GRADUACION	Facultad de Ingeniería	1	2013-2
4	Maestría	ACTIVIDADES ACADEMICAS ORIENTADAS A LA GRADUACION	Facultad de Ingeniería	1	2013-2
5	Maestría	TRABAJO DE INVESTIGACION II	Facultad de Ingeniería	3	2013-1
6	Maestría	PROYECTO DE INVESTIGACION I	Facultad de Ingeniería	2	2013-1
7	Maestría	TALLER DE INVESTIGACION	Facultad de Ingeniería	2	2013-1
8	Maestría	FISICA ELECTRONICA	Facultad de Ingeniería	11	2013-1
9	Licenciatura	DISPOSITIVOS DE RF	Facultad de Ingeniería	39	2013-1
10	Licenciatura	DISPOSITIVOS DE RF	Facultad de Ingeniería	24	2012-2
11	Maestría	TRABAJO DE INVESTIGACION I	Facultad de Ingeniería	2	2012-2
12	Maestría	PROYECTO DE INVESTIGACION I	Facultad de Ingeniería	3	2012-2
13	Maestría	TEMAS SELECTOS DE TELECOMUNICACIONES	Facultad de Ingeniería	6	2012-2
14	Maestría	TEMAS SELECTOS DE TELECOMUNICACIONES	Facultad de Ingeniería	2	2012-2
15	Maestría	SEMINARIO DE INVESTIGACION	Facultad de Ingeniería	17	2012-1
16	Maestría	FISICA ELECTRONICA	Facultad de Ingeniería	18	2012-1
17	Licenciatura	DISPOSITIVOS DE RF	Facultad de Ingeniería	38	2012-1

JULIO CESAR TINOCO MAGAÑA

18	Licenciatura	RECEPTORES	Facultad de Ingeniería	30	2012-1
19	Licenciatura	RECEPTORES	Facultad de Ingeniería	12	2011-2
20	Licenciatura	DISPOSITIVOS CUANTICOS	Facultad de Ingeniería	2	2011-2
21	Maestría	TRABAJO DE INVESTIGACION II	Facultad de Ingeniería	1	2011-2
22	Licenciatura	DISPOSITIVOS DE RF	Facultad de Ingeniería	16	2011-2
23	Maestría	TRABAJO DE INVESTIGACION III	Facultad de Ingeniería	1	2011-2
24	Maestría	TEMAS SELECTOS DE TELECOMUNICACIONES	Facultad de Ingeniería	5	2011-2
25	Maestría	TEMAS SELECTOS DE TELECOMUNICACIONES	Facultad de Ingeniería	5	2011-1
26	Licenciatura	DISPOSITIVOS DE RF	Facultad de Ingeniería	27	2011-1
27	Licenciatura	TEMAS SELECTOS DE TELECOMUNICACION	Facultad de Ingeniería	2	2011-1
28	Licenciatura	RECEPTORES	Facultad de Ingeniería	38	2011-1
29	Licenciatura	DISPOSITIVOS CUANTICOS	Facultad de Ingeniería	5	2010-2
30	Licenciatura	SEMINARIO DE TITULACION	Facultad de Ingeniería	1	2010-2
31	Licenciatura	RECEPTORES	Facultad de Ingeniería	5	2010-2
32	Licenciatura	FISICA DE SEMICONDUCTORES	Facultad de Ingeniería	34	2010-1
33	Licenciatura	TEM.SEL.DE ELECTRONICA	Facultad de Ingeniería	11	2010-1
34	Licenciatura	DISPOSITIVOS CUANTICOS	Facultad de Ingeniería	9	2010-1
35	Maestría	TEMAS SELECTOS DE SISTEMAS ELECTRONICOS	Facultad de Ingeniería	2	2010-1



Sistema Integral de Información Académica
Coordinación de Planeación, Evaluación y
Simplificación de la Gestión Institucional
Reporte individual



JULIO CESAR TINOCO MAGAÑA

PATENTES

No se encuentran registros en la base de datos de patentes asociados a:

JULIO CESAR TINOCO MAGAÑA

JULIO CESAR TINOCO MAGAÑA

FUENTES DE INFORMACIÓN

Internos

#	Información	Fuente	Sistema	Periodo
1	Grupos ordinarios y resumen de historias académicas	DGAE	SIAE	2008-2025
2	Nombramientos, datos generales, estímulos, premios y reconocimientos	DGAPA	RUPA	2008-2025
3	Producción Académica	CH	Humanindex	2008-2021
4	Producción Académica	CIC	SCIC	2000-2017
5	Proyectos	DGPO	SISEPRO	2018-2022
6	Tesis	DGB	TESIUNAM	2008-2025
7	Tutorías en Posgrado	CGEP	SIIPosgrado	2008-2021

Externos

#	Información	Fuente	Sistema	Periodo
8	Documentos Indexados	Elsevier	Scopus	2008-2025
9	Documentos Indexados	Thomson Reuters	WoS	2008-2025
10	Obras con registro ISBN	INDAUTOR	Agencia ISBN	2008-2025
11	Patentes	IMPI	SIGA	2008-2024